Universidad Politécnica de Madrid

RELACIÓN DE CONCURSANTES ADMITIDOS Y EXCLUIDOS AL CONCURSO PARA LA PLAZA :

Centro : E.T.S.I. Y SIST. DE TELECOM.
Fecha de Resolución : 07/05/26
Fecha de Publicación : 08/05/26
Departamento : INGENIERÍA TELEMÁTICA Y ELECTRÓNICA
1 PLAZA de PROFESOR ASOCIADO (018).
Area de conocimiento : TECNOLOGÍA ELECTRÓNICA

Admitidos
PONGA DEL POZO, Jorge De

Excluidos	**Causa**
Ninguno	

Contra esta Resolución, que pone fin a la vía administrativa, podrá interponerse bien recurso potestativo de reposición en el plazo de un mes, contado a partir del día siguiente a su publicación, ante este mismo órgano, o bien recurso contencioso-administrativo en el plazo de dos meses ante el Juzgado de lo Contencioso-Administrativo.

Madrid, a fecha de la firma electrónica
EL RECTOR
P.D. (R.R. 22/01/2025)
VICERRECTOR DE PROFESORADO

José Manuel Ruiz Román