



UNIVERSIDAD
POLITÉCNICA
DE MADRID

Robolabo está contratando ingenieros/as de desarrollo tanto para hardware como FPGAs en sistemas empotrados, en proyectos en colaboración con el sector industrial, concretamente con la empresa RBZ Embedded Logics (www.rbz.es), con posibilidades de inserción laboral en la empresa a corto plazo.

Buscamos profesionales apasionados por la tecnología de sistemas embebidos, con capacidad para enfrentar desafíos técnicos complejos, colaborando estrechamente con los equipos de hardware y software del sector industrial, desde las fases iniciales de diseño hasta la implementación final.

Desarrollo hardware

Tendrás la oportunidad de trabajar en proyectos técnicos desafiantes, desde el diseño hasta la puesta en marcha de sistemas electrónicos de alta gama, en colaboración con profesionales altamente cualificados.

Responsabilidades del puesto:

- Definición de requisitos del proyecto
- Diseño de la arquitectura
- Diseño esquemas y PCB utilizando Altium Designer
- Realizar la puesta en marcha de prototipos
- Soporte a los departamentos de software de tiempo real y Linux
- Desarrollo y ejecución plan de validación de prototipos
- Elaborar la documentación técnica necesaria
- Garantizar el cumplimiento de normativas y estándares, como el marcado CE y FCC entre otros

FPGAs

Nos especializamos en el desarrollo de soluciones avanzadas basadas en sistemas de tiempo real y FPGAs, a medida para diversas aplicaciones de alto rendimiento.

Responsabilidades del puesto:

- Definición de requisitos
- Diseño y desarrollo de sistemas digitales basados en FPGAs y SoCs programables.
- Implementación y optimización de lógica hardware utilizando lenguajes de descripción de hardware.
- Integración de IPs propias y de terceros, así como diseño de arquitecturas hardware-software.
- Desarrollo y configuración de interfaces y buses de comunicación (AXI, I2C, SPI, Ethernet, PCIe, etc.).
- Implementación de aceleradores, procesamiento digital de señal y lógica de control en tiempo real.
- Optimización de uso de recursos, consumo energético y rendimiento temporal (timing closure).
- Verificación funcional mediante simulación, testbenches y herramientas de análisis.
- Pruebas, validación y depuración sobre hardware utilizando herramientas de síntesis, análisis y depuración.
- Elaborar la documentación técnica

En ambos puestos se ofrece acceso a formación continua y acompañamiento por parte de equipos especializados, lo que permitirá desarrollar conocimientos avanzados en tecnologías de vanguardia, enfrentándote constantemente a nuevos retos en función del avance de tus conocimientos.

Duración: 1 – 3 años

Remuneración: 22.000€ – 26.000€, según experiencia y puesto. Revisión anual.

Incorporación: Inmediata

Horario: Flexible

Contacto: Álvaro Gutiérrez – a.gutierrez@upm.es